

# 一、产品物料清单 (BOM)

阶次	料号	品名	规格	库存单位	组成用量	供应商
1		1013N-1线圈	2XN, 3线CMC	pc	4	
1		1013P电源扼流圈	2XN POE系列Power choke	pc	2	
1	F44454-104L04	双层10G产品模组壳子-5	电木DAP9820, 32PIN ,脚长1.30mm	pc	1	亚湘
1		高温无铅锡条	Sn96/Cu4	g	0.117	
1		A胶 (DB527)	DB527 (灰胶)	g	0.26	
1		B胶 (DB527)	DB527 (慢干白胶)	g	0.26	
1		水溶性助焊剂	T-300	g	0.09	

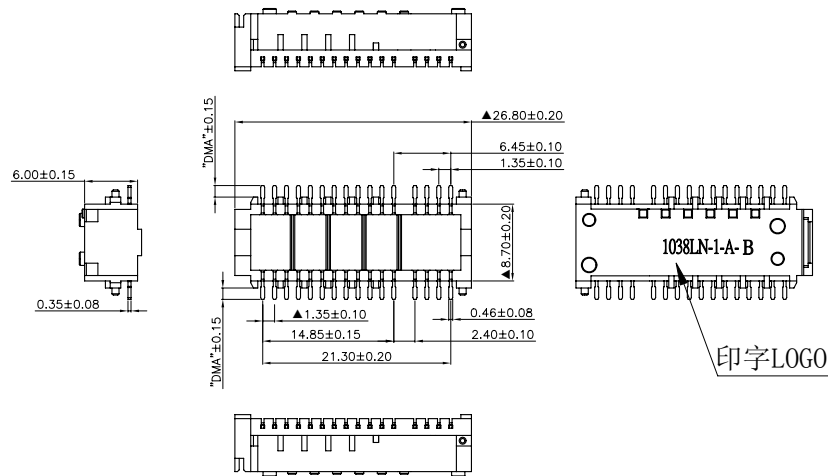
亚湘科技  
受控文件

# 二、不同针脚长度对应的母片料号 (DIM "A" 尺寸对照表)

母片料号	品名	壳子料号	壳子品名	DIM "A" (mm)	规格
3238LN-1-A母片		F44454-104L04	双层10G产品模组壳子-5	1.30	10CORE 3线

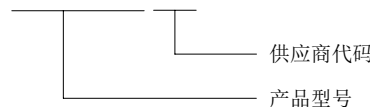
NO.	ECN NO.	DESCRIPTION	REV.	DRAW	DATE
1		NEW	A0		20230415
2		配合线圈调整线颜色, 高频测试规格及线圈摆放位置、点胶说明	A1		20230417
3		配合线圈调整打结个数及调整高频测试规格	A2		20230620

# 三、外形及尺寸 (mm):



※图中所标尺寸为品保重点检验之尺寸。

印字标识: 1038LN-1-A-B



※印字LOGO需使用激光镭射, 需清晰、美观且位置不可随意改动

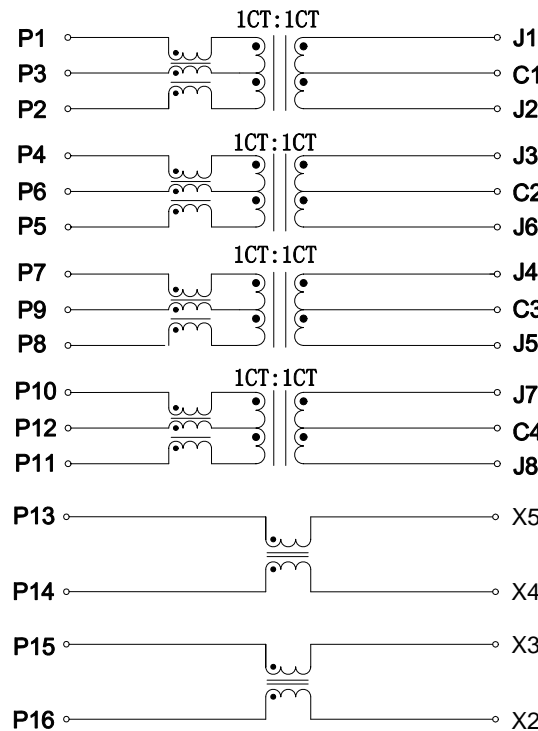
未注公差 TOLERANCE UNLESS OTHERWISE SPECIFIED				<b>耒阳市亚湘电子科技有限公司</b>	
比例 SCALE			角法 PROJ.	设计 DESIGN	品号 ITEM NO.
张数 SHEET			纸张 SIZE	校对 CHECK	品名 TITLE
单位 UNIT			版本 REV.	核准 APPROVAL	规格 DESC.
					图号 DWG NO.
					3238LN-1-A 磁环母片
					2.5G 10CORE ,3线CMC

### 四、测试要求:

测试项目	测试脚位	测试条件	规格	使用仪器
电感 (常温)	P1-P2, P4-P5, P7-P8, P10-P11 J1-J2, J3-J6, J4-J5, J7-J8	100KHz, 100mV 18mA DC bias	200uH MIN	WK6420 或等效
	P13-X5, P14-X4, P15-X3, P16-X2	100KHz, 100mV	0.2uH MIN	
漏感	P1-P2(短路J1-J2), P4-P5(短路J3-J6), P7-P8(短路J4-J5), P10-P11(短路J7-J8)	100KHz, 100mV	0.1-0.4 uH	
圈比	(P1-P2):(J1-J2), (P4-P5):(J3-J6), (P7-P8):(J4-J5), (P10-P11):(J7-J8) (P13-X5):(P14-X4), (P15-X3):(P16-X2)	100KHz, 100mV	1.0±2%	
极性	P1&J1, P4&J3, P7&J4, P10&J7, P13&P14, P15&P16	100KHz, 100mV	IN PHASE 100% TEST	
直流电阻	P1-P2, P4-P5, P7-P8, P10-P11		0.30-0.80 Ω	
	J1-J2, J3-J6, J4-J5, J7-J8		0.15-0.35 Ω	
	P1-P3, P4-P6, P7-P9, P10-P12		0.15-0.50 Ω	
	J1-C1, J3-C2, J4-C3, J7-C4		0.20 Ω Max	
	P13-X5, P14-X4, P15-X3, P16-X2		0.05 Ω MAX	
开路/短路	P3-P4, P6-P7, P9-P10, P12-P13 P13-P14, P14-P15, P15-P16 C1-C2, C2-C3, C3-C4, C4-X2		Open	
杂散电容	P3-C1, P6-C2, P9-C3, P12-C4	100KHz, 100mV	10-40 pf	
耐压	初级 - 次级	1650AC/1mA/3s	Pass	DU-333或等效
绝缘阻抗	初级 - 次级	500MΩ/500V/3s	Pass	
插损	P1-P2 TO J1-J2, P4-P5 TO J3-J6, P7-P8 TO J4-J5, P10-P11 TO J7-J8	1MHz-50MHz -0.5dB Max 50MHz-125MHz -1.0dB Max		网络分析仪
回损	P1-P2 TO J1-J2, P4-P5 TO J3-J6, P7-P8 TO J4-J5, P10-P11 TO J7-J8	1MHz-40MHz -20dB Min 40MHz-100MHz -20~-14dB Min 100MHz-150MHz -14~-11.5dB Min 150MHz-200MHz -11.5~-9.5dB Min		
共模衰减	P1-P2 TO J1-J2, P4-P5 TO J3-J6, P7-P8 TO J4-J5, P10-P11 TO J7-J8	1MHz-100MHz -31dB Min 100MHz-250MHz -26dB Min		
共模转差模	P1-P2 TO J1-J2, P4-P5 TO J3-J6, P7-P8 TO J4-J5, P10-P11 TO J7-J8	1MHz-100MHz -35dB Min 100MHz-250MHz -30dB Min		

NO.	ECN NO.	DESCRIPTION	REV.	DRAW	DATE
1		NEW	A0	MCX	20230415
2		配合线圈调整线颜色, 高频测试规格及线圈摆放位置、点胶说明	A1	MCX	20230417
3		配合线圈调整打结个数及调整高频测试规格	A2	MCX	20230620

### 五、电路原理图:



### 六、使用及存储

- A. 工作温度: 0 ~ +70° C; 存储温度: -40 ~ +85° C;
- B. 包装方式采用管装
- C. 适用波峰焊工艺。

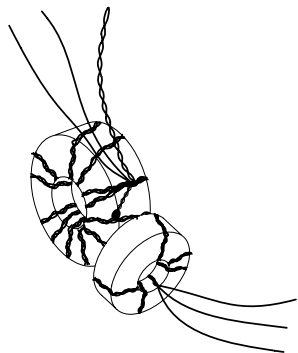
**亚湘科技**  
**受控文件**

未注公差 TOLERANCE UNLESS OTHERWISE SPECIFIED				<b>YX-TEK</b> 亚湘科技		<b>耒阳市亚湘电子科技有限公司</b>	
比例 SCALE				部门 DEPARTMENT		品号 ITEM NO.	
张数 SHEET				设计 DESIGN		品名 TITLE	
单位 UNIT				校对 CHECK		规格 DESC.	
角法 PROJ.				核准 APPROVAL		图号 DWG NO.	
纸张 SIZE						3238LN-1-A 磁环母片	
版本 REV.						2.5G 10CORE, 3线CMC	

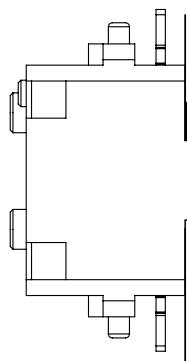


八、母片线圈摆放要求:

亚湘科技  
受控文件



图二: 线圈摆放时T1缺口必须朝下, 保证引线出线最短, 但线不可崩直



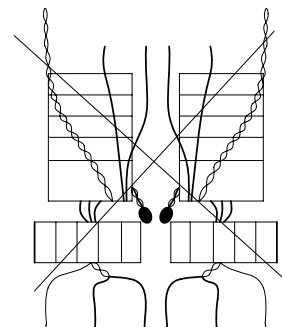
磁环摆放不可超出此平面

图四: 磁环摆放不可超出所示平面

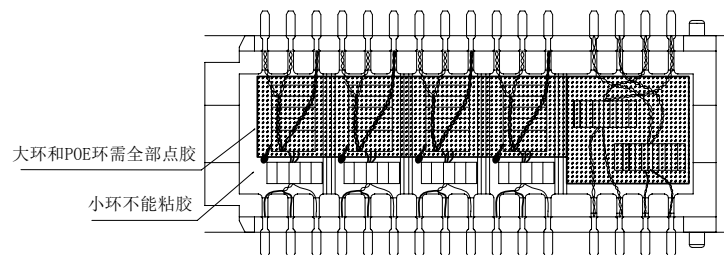
注:

1. 绕线时需注意: A/B/C/D通道为1013N-1线圈, E/F通道为1013P扼流线圈;
2. 模组封灌A/B胶, 较量适中, 分两次灌胶, 第一次灌胶后需等待2~3分钟后再灌胶第二次, 不可过多, 小环不能粘胶, (图四)
3. 模组绕线时, 引线必须如图所示一一对应的放在各自的线槽内, 各引线需尽可能最短, 但线不能绷直, 相邻小尾巴抽头不能短路;
4. 变压器磁环摆放必须依绕线图所示摆放;
5. 上锡位置不能有虚假焊及锡点肥大、超高等现象, 所有材料需符合ROHS或无卤标准; 检验标准参考模组外观检验项目中的标准: 《YX-WI-JS051》.
6. 请特别注意上图注意事项并严格遵照执行。

NO.	ECN NO.	DESCRIPTION	REV.	DRAW	DATE
1		NEW	A0		20230415
2		配合线圈调整线颜色, 高频测试规格及线圈摆放位置、点胶说明	A1		20230417
3		配合线圈调整打结个数及调整高频测试规格	A2		20230620



图三: 四个通道线圈T1缺口及白色抽头不允许靠在一起, 且均需摆放于线圈右边, 如绕线图所示



图五: 大环和POE环需点胶, 需要分两次点胶, 间隔2~3分钟, 小环不可粘胶

未注公差 TOLERANCE UNLESS OTHERWISE SPECIFIED		YX-TEK 亚湘科技		耒阳市亚湘电子科技有限公司	
比例 SCALE		角法 PROJ.		部门 DEPARTMENT	品号 ITEM NO.
张数 SHEET		纸张 SIZE		设计 DESIGN	品名 TITLE
单位 UNIT		版本 REV.		校对 CHECK	规格 DESC.
				核准 APPROVAL	图号 DWG NO.
4/4		A4		3238LN-1-A 磁环母片	
mm		A2		2.5G 10CORE ,3线CMC	